

J-Link(SEGGER)

J-LinkはSEGGER社のARM用のJTAGデバッグインタフェース。

関連する情報を、本ページ（名前空間）を起点に作成していく。

- [J-Link Softwareインストール](#)
- [J-Link 9-pin Cortex-M Adapter 変換ケーブル](#)
- [J-FlashによるフラッシュROM書き込み](#)

補足

- [ルネサスRZ/T1評価ボード](#)には、「[J-Link LITE ARM](#)」が添付されている（通信速度などが制限されているが機能的には問題なく使える）

参考

1. [SEGGER社のJ-Linkページ](#)

From:

<https://yokoweb.net/dokuwiki/> - 新石器Wiki

Permanent link:

<https://yokoweb.net/dokuwiki/devtool/jtag/jlink/start>

Last update: **2026/07/28 13:16**

