

J-Link 9-pin Cortex-M Adapter 変換ケーブル

実装面積を小さくする為に、1.27mmピッチの10pinコネクタでJTAG接続が使われる事もある。
このコネクタはCortex-M用の仕様ではあるが、最近では省スペースの為に使われる。

VTref	1 ● ● 2	SWDIO/TMS
GND	3 ● ● 4	SWCLK/TCK
GND	5 ● ● 6	SWO/TDO
---	7 ● 8	TDI
NC	9 ● ● 10	nRESET

変換アダプタ

SEGGER社よりJ-Linkに接続する変換アダプタが販売されている（下記URL）
<<https://www.segger.com/jlink-adapters-9pin-cortexm.html>>



TRST信号について

本アダプタの9pinはNC(未接続)であるが、基板上のNR1をジャンパする事で「TRST」信号となる。

1. [e2studio\(ルネサス\)](#)に接続したJ-Linkで「TRST」信号を観測してみたが、デバッガからのリセットは、TRST信号は使わずにnRESETからリセット信号が出ていた。

参考

1. [Interface Description | SEEGER](#)

From:

<https://www.yokoweb.net/dokuwiki/> - 新石器Wiki

Permanent link:

<https://www.yokoweb.net/dokuwiki/devtool/jtag/jlink/jlink-9pin-convert>

Last update: 2026/07/28 13:16

